



Licenciatura em Eng. Informática

Disciplina de Sistemas Lógicos - 1º exame - 3-7-1998 - 9h

Duração: 2h15mn Tolerância: 15mn Sem consulta

Q1 (4 + 1,5 + 1,5 valores)

Considere que pretende introduzir sistemas de controlo digital em vários locais de uma fábrica de engarrafamento de água natural. O primeiro destes destina-se ao sector de empacotamento em que as garrafas são agrupadas em conjuntos de seis.

- Projecte um circuito contador síncrono que, recebendo como sinal de relógio a saída de um detector de passagem de garrafa, deverá contar o número de garrafas e actuar uma saída Z sempre que nova meia-dúzia de garrafas seja contada. Utilize para o efeito flip-flops JK.
- Considere que, quando ligou o circuito, o estado de contagem observado foi de 7 (111). Tendo por base a solução que encontrou na alínea anterior, indique, justificadamente, qual o estado de contagem que se irá observar após a passagem da próxima garrafa.
- No sentido de impedir que em funcionamento normal alguma vez se possa observar o estado de contagem 7, torna-se necessário introduzir uma entrada de RESET. Indique, justificando, técnicas possíveis para a sua realização.

Q2 (2 + 1 + 1,5 valores)

Num ponto mais a jusante da linha de engarrafamento referida no problema anterior, os conjuntos de meia-dúzia são expedidos em grupos com uma dúzia de garrafas cada, isto é, com dois conjuntos. A linha de engarrafamento dispõe de dois detectores de presença, X e Y, permitindo a detecção de conjuntos de meia-dúzia de garrafas nas duas últimas posições da linha. Pretende-se que projecte um circuito capaz de detectar a seguinte sequência das variáveis XY: 00-10-11. A saída W do circuito deverá ser actuada no último estado da sequência.

- Apresente o diagrama de estados.
- Apresente a tabela de estados codificados.
- Desenhe o circuito tendo por base flip-flops tipo D.

Q3 (1 + 1 + 1 valores)

Ainda na fábrica referida nas questões anteriores, pretende-se substituir todos os interruptores por circuitos controlados por botões de pressão; desta forma, a longevidade do circuitos será significativamente aumentada. O circuito assíncrono pretendido disporá de uma entrada vinda do botão de pressão (botão pressionado=1, botão liberto=0) e de uma saída que armazena o estado do interruptor equivalente (interruptor aberto=0, interruptor fechado=1).

- Apresente a tabela de fluxos de estados e saídas.
- Minimize o número de estados do circuito.
- Codifique os estados de modo a evitar corridas.
- Desenhe o circuito.

Q4 (2 valores)

Prove que $ab + ac + \bar{b}c$ é equivalente a $ab + \bar{b}c$

Q5 (1 + 1 + 1,5 valores)

Implemente uma função de quatro variáveis (A,B,C,D) que apresente uma saída a 1 sempre que no código representado por ABCD ocorra apenas uma e só uma variação de valor dos seus bits, quando se percorre o código da esquerda para a direita.

- Apresente a tabela de verdade da função.
- Obter a expressão simplificada através de mapas de Karnaugh.
- Proponha uma implementação da função obtida em b), utilizando unicamente portas NAND de 2 entradas.